特集1

FPGA活用サンプル回路集

外部インターフェース回路とそれを制御するHDL記述

FPGAを活用するためには，FPGAや外部インターフェースなどの回路を設計し，FPGAに組み込む機能をHDLで記述する必要があります．片方だけが設計できても，所望の動作は得られません．そこで本特集では，FPGAを活用する際に役に立つ回路とそれを制御するHDL記述をひとまとめにして紹介します．使用頻度の高い回路を多数集めています．

デバイスの記事　ビギナーズ　関連データ

